

INEL 5207 Diseño de sistemas analógicos

Segundo semestre 2010-2011

Descripción del curso

El curso cubre el diseño de aplicaciones usando amplificadores operacionales (AO) y circuitos integrados analógicos. Las características y limitaciones de los amplificadores operacionales son discutidas en detalle. Se discuten también aplicaciones tales como filtros analógicos, circuitos no-lineales, generadores de señales, referencias de voltaje, reguladores, convertidores AD y DA, amplificadores logarítmicos y phase-lock-loops.

Información sobre el profesor

- Nombre: Manuel Toledo
- Oficina: Stefani 703
- Email: mtoledo@ece.uprm.edu
- Horas de oficina: Vea <http://www.ece.uprm.edu/~mtoledo>
- Página de Internet del curso: <http://www.ece.uprm.edu/~mtoledo/5207>

Libro de texto: Sergio Franco, Design with Operational Amplifiers and Analog Integrated Circuits, 3ra edición, 2002.

Reglas y organización del curso

1. La calificación final será calculada a base de un proyecto, tres exámenes parciales y un examen final comprensivo. Cada una de las 5 notas contará por 20 % de la nota final. Es posible que además se asignen trabajos para hacer fuera del salón; de ser así los mismos contarán como parte del examen parcial correspondiente.
2. Nos se ofrecerán exámenes de reposición. Si un estudiante se ausenta a un examen parcial por razones justificadas, la nota del examen final se usará para reponer el examen parcial al cual se ausentó.
3. Se espera que los estudiantes asistan puntualmente a todas las clases del semestre. En caso de ausencia, es responsabilidad del estudiante estudiar el material cubierto.
4. Se verificará la asistencia a las conferencias. El reporte de asistencia al curso que la UPR solicita durante el semestre se basará en la presencia del estudiante en al menos dos terceras partes de las conferencias que tomaron lugar durante el periodo correspondiente.
5. Curva preliminar: 90-100 = A ; 80-89 = B ; 70-79 = C ; 60-69 = D ; menos de 60 = F .

Tabla 1: Programa Preliminar de Conferencias (sujeto a cambios).

No(fecha)	Tema	Capt.	Secs.	Problemas
1 (1/27)	Introducción.	1	1-3	7, 8, 10, 12
	Análisis ideal; aplicaciones.	1	4	15, 19, 24, 32, 43, 44
2 (2/1)	Retro-alimentación negativa.	1	5, 6	45, 47
3 (2/3)	Análisis en términos del <i>loop-gain</i> ; potencia.	1	7, 8	54, 56, 60, 65, 69, 71
4 (2/8)	Desniveles de voltaje; corriente, etc.	5	1-4, 6	2, 3, 4, 12, 19, 27, 28, 33
5 (2/10)	Respuesta de frecuencia	6	1-2	2, 3, 5, 6, 12, 18, 20
6 (2/15)	<i>Slew-rate</i>	6	4	30,33, 34, 39, 40
7 (2/17)	Repaso			
8 (2/22)	Examen I: 22 de febrero			
9 (2/24)	Convertidores V-I, I-V; amp. de corriente	2	1-3	4, 5, 14, 15, 21
10 (3/1)	Amplificadores de diferencia y de inst.	2	4, 5	34, 39, 40
11 (3/3)	Filtros activos	3	1-3	2, 3, 19
12 (3/8)	Filtros activos	3	4, 5	22, 24, 27, 28
13 (3/10)	Circuitos no-lineales	9	1-4	1, 3, 5
14 (3/15)	Circuitos no-lineales	9	5-7	9, 10
15 (3/17)	Convertidores A/D y D/A	12	1, 2, 4	3, 18
16 (3/22)	Repaso			
17 (3/24)	Examen II: 24 de marzo			
18 (4/7)	Estabilidad	8	1-2	1-6, 10, 11, 14
19 (4/12)	<i>Stray input capacitance, Load capacitance</i>	8	2	18, 20
20 (4/26)	Compensation	8	3, 4	26-29, 35-38
21 (3/29)	Generadores senoidales; multi-vibradores	10	1,2	1, 4, 5, 7, 9, 10
22 (3/31)	Circuitos monolíticos	10	3	17, 19, 20, 21
23 (4/5)	Convertidores V-f	10	7	36, 37, 39
24 (4/28)	Introducción a ruido	7	1, 2, 4	2, 8, 9, 14-23
25 (5/3)	Repaso			
26 (5/5)	Examen III: 5 de mayo			
27 (5/10)	Amplificadores CFA	6	7	57-60
28 (5/12)	Reguladores de voltaje	11	2,3	3, 5, 7, 10
29 (5/17)	Multiplicadores análogos	13	1,2	4, 7, 9
30 (5/19)	Repaso			